

ВСЕРОССИЙСКАЯ НАУЧНО-ПРАКТИЧЕСКАЯ КОНФЕРЕНЦИЯ

ПЕРСПЕКТИВЫ РАЗВИТИЯ ВЫСОКОПРОИЗВОДИТЕЛЬНЫХ ВЫЧИСЛИТЕЛЬНЫХ АРХИТЕКТУР

ИСТОРИЯ, СОВРЕМЕННОСТЬ И БУДУЩЕЕ ОТЕЧЕСТВЕННОГО КОМПЬЮТЕРОСТРОЕНИЯ

Время проведения:

26 июня 2008 года,

начало регистрации в 9:30

Конференция приурочена к 60-летию ИТМиВТ
им. С.А. Лебедева РАН



Конференция проводится при поддержке Федерального
агентства по промышленности России (Роспром),
Российской академии наук

| Выступающий | Тема доклада | Время |
|---|---|---------------|
| Ю.И. Борисов, заместитель руководителя Федерального агентства по промышленности (Роспром), д.т.н. | Проектные центры отечественного компьютеростроения в программах обеспечения национальной безопасности | 10:05 — 10:25 |
| С.В. Калинин, директор ИТМиВТ РАН, к.т.н. | Исторический вклад ИТМиВТ в разработку высокопроизводительных вычислительных комплексов. Современные работы | 10:25 — 11:00 |
| Б.А. Бабаян, заслуженный инженер-исследователь Intel, директор по архитектуре подразделения программных решений, член-корреспондент РАН | Современные тенденции разработки вычислительных архитектур | 11:00 — 12:00 |
| В.Б. Бетелин, директор НИИСИ РАН, академик РАН | Отечественная аппаратно-программная платформа «Багет» | 12:00 — 12:30 |
| А.К. Ким, генеральный директор ОАО «ИНЭУМ», генеральный директор ЗАО «МЦСТ», к.т.н. | Развитие архитектуры вычислительных комплексов «Эльбрус» | 12:30 — 13:00 |
| | Кофе-брейк | 13:00 — 13:20 |
| В.К. Левин, научный руководитель ФГУП НИИ «Квант», академик РАН | Развитие суперкомпьютеров — прогнозные оценки | 13:20 — 13:40 |
| Л.К. Эйсымонт, заместитель главного конструктора суперкомпьютера стратегического назначения (СКСН) «Ангара», ОАО «НИЦЭВТ», к.ф.-м.н. | Современное состояние и перспективы развития суперкомпьютерных технологий для стратегических важных задач | 13:40 — 14:00 |
| И.А. Каляев, директор НИИ МВС ЮФУ, д.т.н., член-корреспондент РАН | Многопроцессорные вычислительные структуры с динамически реконфигурируемой архитектурой на основе ПЛИС | 14:00 — 14:20 |
| Т.В. Солохина, заместитель директора и руководитель направлений разработки СБИС ГУП НПЦ «ЭЛВИС» к.т.н., IEEE Member | Разработка параллельных систем обработки сигналов на базе платформы «Мультикор» | 14:20 — 14:40 |

| Выступающий | Тема доклада | Время |
|---|---|---------------|
| В.М. Черников, начальник сектора, отдела и отделения ЗАО НТЦ «Модуль», к.т.н. | Отечественные высокопроизводительные процессоры цифровой обработки сигналов векторно- матричной архитектуры, перспективы развития | 14:40 — 15:00 |
| А.М. Степанов, старший научный сотрудник ИТМиВТ, главный архитектор проекта, к.т.н. | Вычислительная система с нетрадиционной архитектурой | 15:00 — 15:20 |
| А.Ю. Дроздов, руководитель лаборатории «Оптимизирующие компиляторы» ИТМиВТ, к.т.н. | Особенности и перспективы универсальной технологии оптимизирующей компиляции | 15:20 — 15:40 |

